**Testi di riferimento per il VHDL**

**Update 13 Dicembre 2018**

Questi testi sono un deciso ampliamento rispetto a quanto necessario per l’esame, sono indicati per completezza o per chi desidera approfondire la tematica.

Dispensa su VHDL di Carlo Brandolese (free on BEEP).

Una ottima introduzione al VHDL in Italiano

Un ottimo testo anche se non recentissimo (**il consigliato per chi vuole approfondire**)

TITOLO: FPGA PROTOTYPING BY VHDL EXAMPLES: Xilinx Spartan-3 Version

AUTORE: Pong P. Chu

[**https://www.wiley.com/en-it/FPGA+Prototyping+by+VHDL+Examples:+Xilinx+Spartan+3+Version-p-9780470185315**](https://www.wiley.com/en-it/FPGA+Prototyping+by+VHDL+Examples:+Xilinx+Spartan+3+Version-p-9780470185315)

Free Range VHDL Bryan Mealy, Fabrizio Tappero

Free book - <http://freerangefactory.org/pdf/df344hdh4h8kjfh3500ft2/free_range_vhdl.pdf>

Libro molto sintetico in inglese, per beginners ma gratuito

Description of popular blocks in VHDL (advanced users) -

<https://en.wikibooks.org/wiki/VHDL_for_FPGA_Design>

Da usare come rapida consultazione